

## Das ist der FED

Der FED - Fachverband für Design, Leiterplatten- und Baugruppenfertigung - ist Partner für alle, die in Entwicklung und Produktion von Elektronik involviert sind. Primäre Zielstellungen sind die Recherche, Aufbereitung und Verbreitung hochaktuellen Know-Hows für Entwickler, CAD-Designer, Leiterplattenhersteller und Baugruppenfertiger. Der FED zählt im Jahr 2010 über 530 Mitglieder in Deutschland, Österreich, der Schweiz und anderen Ländern.

Der FED betrachtet es als Aufgabe und Verpflichtung, durch Angebote zur beruflichen Aus- und Weiterbildung, durch die Bereitstellung praxisnaher IPC-Richtlinien und durch die Förderung des Erfahrungsaustausches einen wesentlichen Beitrag zur Wettbewerbsfähigkeit der Elektronikbranche zu leisten.

**Ihr Fachverband**  
für Design, Leiterplatten-  
und Elektronikfertigung



## Normen und Schrifttum

Eine wichtige Aufgabe sieht der FED in der Interpretation und Verbreitung der vielfältigen internationalen Normen und Richtlinien. Zu diesem Zweck arbeitet der FED in nationalen und internationalen Gremien mit. Insbesondere zu dem amerikanischen Fachverband IPC, dessen weltweit führende Rolle bei der Erarbeitung fortschrittlicher und verbindlicher Standards und Richtlinien für die Elektronikfertigung anerkannt ist, bestehen umfassende Kontakte und eine autorisierte Vertriebspartnerschaft. Des Weiteren stellt der FED führende IPC-Richtlinien in deutscher Übersetzung zur Verfügung.

## Aus und Weiterbildung

Eine weitere wichtige Aufgabe sieht der FED in der Erhöhung der beruflichen Kompetenz und Akzeptanz der Leiterplatten-Designer. Dafür entwickelte der FED ein mehrstufiges Kurssystem, das sich konzeptionell an den Vorgaben des amerikanischen, international maßgeblichen Designers-Council des IPC orientiert. Ein wesentliches inhaltliches Element ist die Einbindung der Designer in den gesamten Entstehungsprozess von Elektronik. Es können wichtige Qualifikationszertifikate erworben werden, wie den CID (Certified Interconnect Designer), den CID+ (Advanced Certified Interconnect Designer) und den FED-Designer.

Auf Basis der international anerkannten IPC-Richtlinien IPC-A-610, IPC-A-600 und IPC/WHMA-A-620 bietet der FED vom IPC zertifizierte deutschsprachige Schulungen an, in denen sich Mitarbeiter von Elektronikunternehmen zum Certified IPC Specialist (CIS) oder Certified IPC Trainer (CIT) ausbilden lassen können.

Das weitere vielfältige technische Seminarangebot des FED soll das Bestreben reflektieren, entsprechend den wachsenden Anforderungen an eine moderne Elektronikindustrie, den Brückenschlag zwischen Entwicklung, Konstruktion, Leiterplatten- und Baugruppenfertigung zu vollziehen.



Unter [www.fed.de](http://www.fed.de) finden Sie weitere detaillierte Informationen zum FED, u.a.:

- **Vorteile Mitgliedschaft, Beitragsordnung, Mitgliedantrag**
- **Terminübersicht aller Seminare und Kurse des FED**
- **FED-Dienstleisterverzeichnis**
- **FED-Online-Shop (IPC-Richtlinien und FED-Dokumente)**

## Kontakt

FED e. V.  
Alte Jakobstr. 85/86  
10179 Berlin-Mitte

Tel. +49 (0)30 834 9059  
Fax +49 (0)30 834 1831  
E-Mail: [info@fed.de](mailto:info@fed.de)